

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦

27X040 EPROM

◦ Vcc	Vpp ◦
◦ a18	a16 ◦
◦ a17	a15 ◦
◦ a14	a12 ◦
◦ a13	a7 ◦
◦ a8	a6 ◦
◦ a9	a5 ◦
◦ a11	a4 ◦
◦ $\overline{\text{OE}}$	a3 ◦
◦ a10	a2 ◦
◦ $\overline{\text{CE}}$	a1 ◦
◦ q7	a0 ◦
◦ q6	q0 ◦
◦ q5	q1 ◦
◦ q4	q2 ◦
◦ q3	GND ◦